3. БИПОЛЯРНЫЙ ТРАНЗИСТОР

Полупроводниковый триод, или транзистор представляет собой сформированные в единой межкристаллической пластинке три слоя примесного полупроводника, из которых два крайних имеют одинаковый тип проводимости, а средний – проводимость противоположного типа. Соответственно различают транзисторы *p-n-p* –типа и *n-p-n*–типа, структура и условное обозначение которых показано на рис.3.1. Средний слой называется базой, а два крайних – эмиттером и коллектором. Они имеют электрические контакты с металлическими выводами, обозначаемыми соответственно Б, Э и К.



Рис.3.1

База отделена от эмиттера «эмиттерным *p-n*-переходом» (ЭП) и от коллектора - -«коллекторным *p-n*-переходом» (КП), которые совместно с базой играют основную роль в транзисторе.

В дальнейшем для определенности будем рассматривать только транзистор *p*-*n*-*p*-типа.

Эмиттер и коллектор транзистора имеют большую концентрацию акцепторных атомов примеси и образующихся при термоактивации этих атомов основных носителей тока – дырок. Поэтому эмиттер и коллектор являются низкоомными слоями транзистора, химический потенциал которых на энергетической зонной диаграмме (Рис.3.3) расположен вблизи акцепторного уровня. База имеет существенно меньшую (в 100- 1000раз) концентрацию донорных атомов примеси и соответственно основных носителей тока – свободных электронов. Она является высокоомным слоем транзистора, и ее химический потенциал смещен от донорского уровня в сторону середины запрещенной зоны.

В каждом слое транзистора вследствие термоактивации собственных электронно-дырочных пар полупроводника содержится некоторое количество неосновных носителей тока: свободных электронов в эмиттере и в коллекторе, дырок – в базе.



Рис3. 2

При рабочих температурах до 350К в германиевых и до 400 К в кремниевых транзисторах) концентрация основных носителей много больше концентрации неосновных носителей. При более высоких температурах эти концентрации возрастают и выравниваются, различие между слоями исчезает, и транзистор становится неработоспособным. Существенно, разная концентрация примесных атомов в смежных слоях транзистора приводит к формированию между этими слоями несимметричных *р*–*n*–переходов.

Для транзистора имеет значение то, что при этом оба p-n – перехода размещаются в основном в высокоомном слое – в базе. Изменение ширины $l_{\mathcal{H}}$ или l_K p-n-перехода в рабочем состоянии транзистора приводит к изменению ширины $l_{\mathcal{H}}$ (модуляции базы). Это обстоятельство будет учтено позднее.

Если транзистор мысленно разделить на две части, как бы разрезав базу, то каждая часть, содержащая p-n-переход, может быть представлена как полупроводниковый диод. Оба диода соединены n –слоями, имеющими общий контакт с металлическим выводом. Поэтому транзистор эквивалентен двум встречно соединенным диодам, как показано на рис. 3.2. Важно, однако, помнить, что при описании процессов в базе она должна рассматриваться неразделенной, как единое целое.

Принятое допущение позволяет распространить на транзистор рассмотренный выше процесс образования p-n-переходов, их работу в смещенном состоянии (прямое и обратное включение), энергетическую зонную диаграмму в равновесном и смещенном состояниях, формулу для прямого тока через эмиттерный p-n-переход.

3.1 РАВНОВЕСНАЯ ЗОННАЯ ДИАГРАММА ТРАНЗИСТОРА

Равновесная (при отсутствии внешних напряжений) энергетическая зонная диаграмма транзистора показана на рис.3. 3. Она состоит как бы из двух частей, имеющих относительно условной линии «разреза транзистора» зеркально симметричный вид. Признаком равновесия является одинаковое для всех слоев транзистора значение химического потенциала E_F , лежащего на одной горизонтальной прямой. На рис. 3.3 обозначены: ΔE_3 -ширина запрещенной зоны; ΔE_A и ΔE_A - энергия активации акцепторных и донорных атомов примеси; l_{30} и l_{KO} равновесные значения ширины ЭП и КП;

 $\Delta E_0 = q_e \Delta \varphi_o$ – потенциальный барьер ($\Delta \varphi_o$ контактная разность потенциалов) на ЭП и КП; q_e –элементарный заряд; P_{Θ} , P_{KO} , P_{EO} - равновесные концентрации основных носителей Э, К и Б; n_{Θ} , n_{Ko} p_{σ} соответствующие концентрации неосновных



Рис3. 3

носителей. Кроме того на Рис 3.3 обозначены равновесные потоки свободных носителей заряда:

через ЭП: ΔP_{Θ} и Δn_{Θ} диффузионные потоки дырок и электронов; $n_{\Theta}^{'}$, $p_{\Theta}^{'}$ - дрейфовые потоки электронов и дырок соответственно из эмиттера и из базы;

через КП: ΔP_{KO} и Δn_{EO} диффузионные потоки дырок и электронов, $\Delta n'_{KO} \Delta p'_{90}$ - дрейфовые потоки электронов и дырок соответственно из коллектора и из базы.

при равновесии $\Delta P_{\Theta} = \Delta P'_{BO}$, $\Delta n_{BO} = \Delta n'_{\Theta}$, $\Delta n_{BO} = \Delta n'_{KO}$, $\Delta P_{KO} = \Delta P'_{BO}$, причем $\Delta P_{\Theta} \gg \Delta n_{BO}$ и $\Delta P_{KO} \gg \Delta n_{KO}$.

Отметим, что дрейфовые потоки, являясь потоками неосновных носителей, концентрация которых определяется термогенерацией электронно-дырочных полупроводника, собственных пар ОТ высоты потенциального барьера ΔE_0 не зависит, но находятся в сильной зависимости от температуры транзистора. Наоборот, диффузионные потоки носителей зависят ОТ высоты преодолеваемого основных ими потенциального барьера на p - n – переходах.

3.1 РАБОТА ТРАНЗИСТОРА

Наоборот, на коллекторном переходе значительно повышается разность потенциалов $\Delta \varphi_{\kappa} = \Delta \varphi_o + U'$, увеличивается ширина перехода $l_{\kappa} = l_{\kappa o} \sqrt{\Delta \varphi_{\kappa} / \Delta \varphi_o}$ и потенциальный барьер $\Delta E_{K} = \Delta E_O + g_o U'$, уровень Ферми ΔE_{FK} относительно ΔE_{FE} смещается, увеличиваясь на $\Delta E_{FK} = q_o U'$. Сопротивление r_{κ} коллекторного перехода существенно возрастает, он становится высокоомным: $r_{\kappa} \gg r_{3}$.

Таким образом, в рабочем состоянии транзистор сочетает в себе низкоомный ЭП и высокоомный КП, разделенные базой. Это обстоятельство и отражено в самом названии «транзистор». Отметим, что сопротивление эмиттера и коллектора пренебрежимо мало (порядка 1 Ом). Поэтому можно считать, что подводимые к металлическим выводам транзистора напряжения приложены непосредственно к ЭП или КП.

Энергетическая зонная диаграмма транзистора в рабочем состоянии показана на Рис.3.4. Она сочетает в себе две диаграммы для диодов при прямом (левая часть) и при обратном (правая часть) их включении.

В рабочем состоянии транзистора его эмиттер служит для инжекции (нагнетания) через низкоомный ЭП в базу неосновных для нее носителей дырок. Инжекция происходит вследствие понижения барьера ΔE_{\Im} для дырок эмиттера P_{\Im} . При этом в базе у границы ЭП появляются избыточные дырки, концентрация которых на $P_{\Im b}$ больше равновесной.

В базе происходит процесс переноса избыточных дырок от ЭП к КП, сопровождающийся частичной их рекомбинацией при встрече со свободными электронами базы. Процесс переноса дырок в базе имеет диффузионный характер. Поэтому здесь важную роль играет «диффузионная длина» L_{PБ} для дырок в базе, определяемая как расстояние, на котором концентрация дырок, инжектированных в базу, уменьшатся по мере удаления

от ЭП за счет рекомбинации в *e* раз, т.е. $\Delta P_1 = \Delta P_{\Im K} / e$, как показано на рис.3.5.

Порядок величины $L_{\rm Pb}\approx 1$ мм. Чем уже база, тем меньше вероятность встречи дырок со свободными электронами и их рекомбинации, когда они перестают существовать как свободные носители заряда. Обычно ширину базы делают, исходя из условия $l_{Pb} \leq (0,1-0,2) L_{Pb}$. В этом случае количество рекомбинировавших дырок $\Delta P_{\rm b}$ мало, и из общего числа инжектированных дырок до коллекторного перехода доходит подавляющая их часть.









 $\Delta P_{\rm ER} = \alpha \Delta P_{\rm PE}$, (3.1)

Где α - коэффициент переноса неосновных носителей (дырок) через базу. В современных транзисторах получают $\alpha = 0,95 - 0,99$ и больше (но всегда $\alpha < 1$). В лучших современных транзисторах получают ширину базы не более $10^{-4} - 10^{-5}$ мм.

Коллектор в транзисторах осуществляет процесс экстракции (отсоса) избыточных дырок ΔP_{FR} , появившихся у границы коллекторного перехода. Для этих дырок коллектор является глубокой потенциальной ямой свободно $(\Delta E_{\rm K} >> \Delta E_{\rm O}),$ куда ОНИ, проходя через высокоомный КП, «скатываются», пополняя концентрацию основных носителей тока коллектора.

3.1.1 Рабочие токи транзистора

На рис.3. 4 для p - n - p транзистора показаны дырочные потоки инжекции ΔP_{35} рекомбинации ΔP_5 и экстрации ΔP_{5K} . На энергетической зонной диаграмме все они «протекают» в валентной зоне транзистора. Эти потоки создают дырочный ток эмиттера I_3 и коллектора I_K , а также электронный ток базы I_5 , поскольку в базу из внешней цепи устремляется поток электронов Δn_5 (ток течет из базы), компенсирующих убыль свободных электронов базы.

Эмиттерный ток, по существу, является прямым током полупроводникового диода с несимметричным *p* –*n*–переходом и определяется формулой:

$$I_{\mathcal{P}} = I_{\mathcal{P}O} \left(e^{\frac{g_e \, U}{KT}} - 1 \right), \tag{3.2}$$

Где $I_{\mathcal{P}O} = q_e D_{Pb} SP_{bO} L_{Pb}^{-1}$ тепловой дырочный ток эмиттера, определяемый потоком $\Delta P_{bO}'$ через ЭП; $q = 1.6 \ 10^{-19}$ Кл – элементарный заряд; U–прямое напряжение смещения ЭП (доли 1В); D_{Pb} коэффициент диффузии дырок в базе; S–площадь *p–n*–перехода.

Динамическое (дифференциальное) сопротивление эмиттерного перехода обратно пропорционально эмиттерному току

$$r_{\mathfrak{H}} = \frac{dU}{dI_{\mathfrak{H}}} = \frac{kT}{g_e} \frac{1}{I_{\mathfrak{H}}}$$
(3.3)

при T = 300К $I_{\Im} = 1$ мА равно $r_{\Im} \approx 25$ Ом.

Коллекторный ток содержит две составляющие. Одна из них является обычным током полупроводникового диода с несимметричным *p* – *n*–переходом, при обратном включении напряжения и определяется формулой

$$I_{\rm K}^{'} = I_{\rm KO} \left(e^{-\frac{g_{eU}}{\kappa T}} - 1 \right) \approx -I_{\rm KO}, \tag{3.4}$$

где $I_{KO} = g_e D_{PB} SP_{BO}' L_{PB}^{-1}$ - тепловой дырочный ток коллектора, определяемый потоком $\Delta P_{BO}'$ через КП; U \approx 10-20 В и q_e U'>>kT. Характерное значение теплового тока при T = 300 К 2-5 мкА для германиевых и 0,01 – 0,1мкА – для кремневых транзисторов. При повышении температуры на каждые 10°C тепловой ток практически удваивается. Поскольку его зависимость от температуры (термогенерация дырок P_{BO}') очень сильная, то этот ток оказывает дестабилизирующее действие на работу транзистора. В формуле (3.4) ток I'_{K} направлен в сторону базы, ток I'_{KO} направлен из базы в коллектор. Вторая составляющая тока транзистора является током экстракции $I''_{K} \sim \Delta P_{BK}$, определяемым из условия (I): $I''_{K} \sim \alpha \Delta P_{3E}$, так что

$$I_{\rm K}^{"} = \alpha I_{\mathcal{P}}, \qquad (3.5)$$

где коэффициент переноса неосновных носителей через базу α обычно называют «коэффициентом передачи эмиттерного тока». Ток $I_{K}^{''}$ направлен из базы в коллектор.

Результирующий коллекторный ток $I_{K} = I_{K}^{''} - I_{K}^{'} = I_{K}^{''} + I_{KO}$, или

$$I_{\rm K} = \alpha I_{\rm \mathcal{H}} + I_{\rm KO.} \tag{3.6}$$

В формуле (3.6) основной состовляющей является ток $I_{\rm K}^{''} = \alpha I_{\Im}$, поскольку

 $I_{KO} \ll I_{K}^{"}$

Динамическое сопротивление коллекторного перехода равно

$$r_{K} = \frac{dU'}{dI_{K}} = \gamma \frac{\sqrt{U'}}{I_{\vartheta}}, \qquad (3.7)$$

где $\gamma \approx 200 \text{ B}$ – коэффициент, зависящий от концентрации донорных атомов в базе, от ширины базы и от от диффузионной длины L_{PE} . При $\gamma \approx 200\sqrt{\text{B}}$, U = 20 B и $I_{\mathcal{P}} = 1 \text{ мA}$ получим $r_K \approx 10^6 \text{ Om}$.

3.1.2 Схемы включения транзисторов

К внешним источникам напряжения транзисторов может подключаться в соответствии с одной из трех схем: с «общей базой» (рис.3.6), с «общим эмиттером» (рис.3.7) и с «общим коллектором» (рис.3.8). Часто при этом «общий» (для источников напряжения) вывод транзистора соединяется с корпусом приборов (заземляется). На рис.3.6 – 3.8 показаны значения прямого напряжения смещения U на ЭП и обратного напряжения смещения Uна КП, выраженные через напряжения источников питания. Мы рассмотрим два наиболее часто встречающихся на практике варианта схемы.

А. Схема с общей базой

Входным здесь является ток эмиттера I_{\Im} , входным напряжениемнапряжение $U_{\Im b}$. Так как на ЭП $U = U_{\Im b}$, то из выражения (3.2) уравнение «входных статических характеристик» транзистора соответствует обычным вольт - амперным характеристикам диода при прямом его включении.



Рис.3.6



Рис.3.7

Семейство входных характеристик, определяемых зависимостью, показано на рис.3.9. Оно очень слабо зависит от напряжения $U_{\rm 3b}$, но существенно смещается влево с увеличением температуры вследствие возрастания $I_{\rm 3O}$.



Рис. 3.8

$$I_{\mathcal{F}} = I_{\mathcal{F}} \left(e^{-\frac{g_e U_{\mathcal{F}}}{KT}} - 1 \right) = f(U_{\mathcal{F}})_{U\kappa\delta = const}$$
(3.8)

Входное динамическое сопротивление транзистора определяется по входным характеристикам как

$$R_{BX} = \frac{\delta U_{\Im E}}{\delta I_{\Im}} J_{U\kappa\delta = const}$$
(3.9)

Оно приблизительно равно сопротивлению *г*_{Э.}

В схеме с общей базой выходными являются ток $I_{\rm K}$ и напряжение $U_{\rm KB}$, причем на КП $U' = U_{\text{KE}}$ Уравнением «выходных статических характеристик» является выражение (3.6), которое показывает, что ток I_к не зависит от напряжения $U_{\rm KE}$ и определяется лишь токами $I_{\rm P}$ и $I_{\rm KO}$. Такие эквидистантные по приращению тока ІЭ «характеристики» должны быть параллельны оси напряжения U_{KE} Реальные выходные характеристики $I_K = f(U_{\text{KE}})_{I_{\mathcal{F}}=const}$ отличаются от теоретических, прежде всего тем, что при положительном на коллекторе значении *U*_{КБ}≈ 0, коллектор перестает быть потенциальной ямой для дырок базы и режим экстракции нарушается. При отрицательной полярности (на коллекторе) напряжение U_{КБ} вследствие отмеченной «модуляции» ширины базы, происходит некоторое увеличение коэффициента α и возрастание тока $I_{\rm K}$ с увеличением напряжения $U_{\rm KE}$.



Рис. 3.9



Рис.3. 10

Коллекторные вольт – амперные характеристики получают слабый наклон. Семейство выходных статических характеристик транзистора в схеме с общей базой показано на рис.3.10. С повышением температуры растет ток $I_{\rm KO}$, и все семейство характеристик сдвигается вверх.

С помощью этих характеристик можно найти динамическое выходное сопротивление транзистора

$$\mathbf{R}_{\rm BbIX} = \frac{\delta \mathbf{U}_{\rm KB}}{\delta I_{\rm K}} \mathbf{]}_{\rm I3 = const},\tag{3.11}$$

приблизительно равное сопротивлению *r*_к, а также динамический коэффициент передачи эмиттерного тока

$$\alpha_{\rm O} = \frac{\Delta I_{\rm K}}{\Delta I_{\rm P}}]_{\rm UK6 = const}$$
(3.12)

несколько отличающийся от $\alpha = I_{\rm K}/I_{\rm B}$.

Поскольку $\alpha_0 < 1$, в схеме с общей базой нельзя получить усилия тока, т.е. $\Delta I_{\rm K} < \Delta I_{\Im}$. Транзистор здесь работает как усилитель напряжения или как усилитель мощности. Если напряжение $U_{\Im 5}$ на ЗП содержит переменную составляющую $\delta U_{\Im 5}$ (t), то переменную составляющую будет иметь и ток эмиттера; из выражения (3.9) следует δI_{\Im} (t) = $\delta U_{\Im 5}$ (t)/ R_{BX}. Поэтому в соответствии с (3.12) переменная составляющая тока коллектора $\delta I_{\rm K}$ (t) = $\alpha_0 \delta I_{\Im}$ (t) = $\alpha_0 \delta U_{\Im 5}$ (t)/ R_{BX}. Для получения переменного напряжения $\delta U_{\rm N}$ (t) на выходе транзистора в его коллекторную цепь включают нагрузочное сопротивление $R_{\rm H}$, через которое протекает ток $\Delta I_{\rm K}$ (t), так что

$$\delta U_{\rm N}(t) = \delta I_{\rm K}(t) R_{\rm H} = \alpha_0 \frac{R_{\rm H}}{R_{\rm RX}} \delta U_{\rm B}(t).$$

Коэффициент усиления по напряжению

$$K_U \approx \frac{\delta U_{\rm H}(t)}{\delta U_{\rm 35}} = \alpha_{\rm O} \frac{R_{\rm H}}{R_{\rm BX}}$$
 (3.13)

Нагрузочное сопротивление выбирают из условия $R_{BX} << R_{H} << R_{BMX}$. Поэтому $K_{II} \approx \alpha_{O} R_{BMX} / R_{BX} \approx \alpha_{O} r_{K} / r_{\Im}$, где $r_{K} \gg r_{\Im}$ и $K_{II} \gg 1$, так как $\alpha_{O} \approx 1$. Следовательно, коэффициент усиления по напряжению в схеме транзистора с общей базой пропорционален отношению сопротивлений КП и ЭП.

Б. Схема с общим эмиттером

Входными величинами здесь являются ток базы $I_{\rm b}$ и напряжение $U_{\rm b3.}$ По закону Кирхгофа $I_{\rm b} = I_{\rm 3} - I_{\rm K}$. Ток $I_{\rm 3}$ определяется формулой (3.8), ток $I_{\rm K}$ – уравнением (3.6). Отсюда $I_{\rm b} = I_{\rm 3} - (\alpha I_{\rm 3} + I_{\rm KO}) = (1 - \alpha)I_{\rm 3}$ - $I_{\rm KO}$, и « входные статические характеристики» транзистора в схеме с общим эмиттером

$$I_{\rm b} = f(U_{\rm b3})_{\rm U_{\rm k3} = \rm const} \tag{3.14}$$

описываются уравнением

$$I_{\rm E} = (1 - \alpha) I_{\rm OO} \left(e^{-\frac{g_e U_{\rm EO}}{KT}} - 1 \right) - I_{\rm KO}$$
(3.15)

и графически показаны на рис.3.11. Ток $I_{\rm b}$ практически в (1- α) раз меньше тока $I_{\rm b}$. Эти характеристики смещены на $I_{\rm KO}$ вниз по сравнению с обычнымиВАХдиода. Они слабо зависят от напряжения $U_{\rm KB}$ и существенно зависят от температуры вследствие изменения тока $I_{\rm KO}$.



Рис.3. 11



Рис.3. 12

Входное динамическое сопротивление транзистора можно определить по входным характеристикам

$$\mathbf{R}_{\mathrm{BX}} = \frac{\partial \mathbf{U}_{\mathrm{E}\mathcal{H}}}{\partial \mathbf{I}_{\mathrm{E}}} \mathbf{]}_{\mathrm{U}_{\mathrm{K}\mathcal{H}} = \mathrm{const}},\tag{3.16}$$

Оно примерно в $1/(1-\alpha)$ раз больше, чем в схеме с общей базой, т.е. транзистор при таком включении имеет высокоомный вход.

Выходные статические характеристики при таком включении

$$I_{\rm K} = f(U_{\rm DG})_{\rm IG = const} \tag{3.17}$$

определяется из выражения (3.6) $I_{\rm K} = \alpha I_{\Im} + I_{\rm KO} = \alpha (I_{\rm K} + I_{\rm B}) - I_{\rm KO}$, откуда уравнение этих характеристик

$$I_{\rm K} = \beta I_{\rm b} + I_{\rm KO}, \qquad (3.18)$$

где $\beta = \frac{\alpha}{1-\alpha}$ - коэффициент передачи базового тока, или «коэффициент усиления по току»; $I_{\rm KO} = \frac{I_{\rm KO}}{1-\alpha} = (1-\beta)$. Здесь $I_{\rm KO}$ — тепловой ток коллектора в схеме с общим эмиттером. Типичные значения $\beta = 20 - 100$ (при $\alpha = 0.95 - 0.99$). В некоторых современных транзисторах β бывает значительно больше. Семейство выходных статических характеристик транзистора в схеме с общим эмиттером показано на рис. 3.12. С их помощью можно найти динамическое выходное сопротивление транзистора

$$R_{BbIX} = \frac{\delta U_{\rm K\Im}}{\delta I_{\rm K}} J_{I\delta = const}, \qquad (3.19)$$

которое приблизительно в β раз меньше, чем в схеме с общей базой, и динамический коэффициент усиления по току

$$\beta_O = \frac{\Delta I_{\rm K}}{\Delta I_{\rm E}} J_{U_{\rm K\Im} = const}$$
(3.20)

поскольку β_0 >> 1, схемы с общим эмиттером используются для усиления тока ($\Delta I_{\rm K}$ >> $\Delta I_{\rm b}$) или для усиления напряжения. Для переменных составляющих токов коллектора и базы можно записать $\delta I_{\rm K}$ (t) = $\beta_0 \delta I_{\rm b}$ (t). Так как переменная составляющая входного напряжения $\delta U_{\rm b}$ (t). = $\delta I_{\rm b}$ (t). $R_{\rm BX}$, а переменное напряжение на нагрузочном сопротивлении $R_{\rm H}$ в цепи коллектора

 $\delta U_{H}(t) = \delta I_{K}(t).R_{H_{\perp}}$ то коэффициент усиления по напряжению равен

$$K_U = \frac{\delta U_{\rm H}(t)}{\delta U_{\rm E\Im}(t)} = \beta_O \frac{R_{\rm H}}{R_{\rm BX}}.$$
(3.21)